



Radio frequency circuit module on multi-layer substrate

Patent Number: ┐ EP1154512, A3
Publication date: 2001-11-14
Inventor(s): MASUDA NORIO (JP); TAMAKI NAOYA (JP)
Applicant(s): NIPPON ELECTRIC CO (JP)
Requested
Patent: ┐ JP2001320208
Application
Number: EP20010110761 20010503
Priority Number
(s): JP20000136216 20000509
IPC
Classification: H01P5/08
EC Classification: H01P5/08C, H05K1/02C2B2
Equivalents: ┐ US2001042907
Cited Documents: US5532659; US4867704; FR2551269; US4930215;
 JP60182801; JP2234501

Abstract

An object of the present invention is to provide a radio frequency integrated circuit module that is less susceptible to the electromagnetic influence and that is not degraded in electric connection. The radio frequency circuit module of the present invention including circuit elements mounted on a multi-layer circuit substrate having dielectric layers is characterized in that an exposed connection portion is provided by removing a part of the dielectric, and a strip line connected to said circuit elements and a co-axial line for transmitting a radio frequency signal from/to said strip line are connected together in a bottom portion of said exposed connection portion so as to be rectilinear in a three dimensional way.  

Data supplied from the esp@cenet database - I2

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2001-320208
(P2001-320208A)

(43) 公開日 平成13年11月16日 (2001. 11. 16)

(51) Int.Cl.⁷
H 0 1 P 5/08

識別記号

F I
H 0 1 P 5/08

テ-マコ-ト* (参考)

B

審査請求 未請求 請求項の数11 O L (全 10 頁)

(21) 出願番号 特願2000-136216 (P2000-136216)

(22) 出願日 平成12年 5 月 9 日 (2000. 5. 9)

(71) 出願人 000004237

日本電気株式会社

東京都港区芝五丁目 7 番 1 号

(72) 発明者 玉置 尚哉

東京都港区芝五丁目 7 番 1 号 日本電気株式会社内

(72) 発明者 増田 則夫

東京都港区芝五丁目 7 番 1 号 日本電気株式会社内

(74) 代理人 100065385

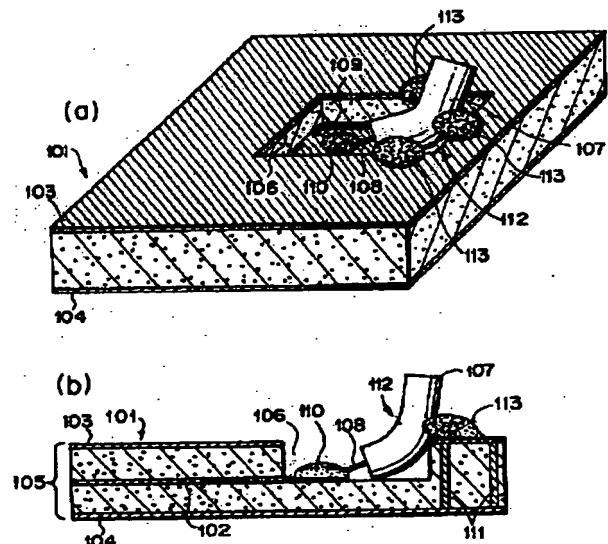
弁理士 山下 穰平

(54) 【発明の名称】 高周波回路及びそれを用いたモジュール、通信機

(57) 【要約】

【課題】 電磁気の影響が受けにくく、電気的な接続状態が劣化しない高周波集積回路及びそれを搭載した高周波回路を提供する。

【解決手段】 誘電体を備えた多層回路基体に回路素子を実装してなる高周波回路において、前記誘電体の一部を除去することによって露出接続部を設け、該露出接続部の底部で、前記回路素子間を接続する導体線と該導体線との間で高周波信号を伝送する伝送路とを、3次元的に直線的に接続することを特徴とする。



【特許請求の範囲】

【請求項1】 誘電体を備えた多層回路基板に回路素子を実装する高周波回路において、

前記誘電体の一部を除去することによって露出接続部を設け、該露出接続部の底部で、前記回路素子を接続する導体線と、該導体線との間で高周波信号を伝送する伝送路とを、3次元的に直線的になるように接続することを特徴とする高周波回路。

【請求項2】 前記伝送路が取り出せるような孔を設けた導体で、前記導体線と伝送路との接続部分を覆うことを特徴とする請求項1に記載の高周波回路。

【請求項3】 前記露出接続部は、前記回路素子からの電磁波の影響を受けにくい位置に設けることを特徴とする請求項1又は2に記載の高周波回路。

【請求項4】 前記導体線は、前記導体線と伝送路との接続部分に向けてテーパ状に形成されることを特徴とする請求項1から3のいずれか1項に記載の高周波回路。

【請求項5】 前記露出接続部の底部に段差を設けることにより、前記導体線と前記伝送路とが3次元的に直線的になるように接続していることを特徴とする請求項1から4のいずれか1項に記載の高周波回路。

【請求項6】 前記露出接続部の底部の一部はグラウンドの表面であって、前記伝送路の外導体を該グラウンドに導通させていることを特徴とする請求項1から5のいずれか1項に記載の高周波回路。

【請求項7】 前記誘電体と、前記導体線と伝送路との接続部分との間隔を変えることにより該接続部分における特性インピーダンスをマッチングさせることを特徴とする請求項3から6のいずれか1項に記載の高周波回路。

【請求項8】 前記導体線と伝送路との接続部分を挟んで前記露出接続部に対向する前記多層回路基板の誘電体の厚さを変えることにより該接続部分における特性インピーダンスをマッチングさせることを特徴とする請求項1から7のいずれか1項に記載の高周波回路。

【請求項9】 前記誘電体はセラミック又はアルミナであることを特徴とする請求項1から8のいずれか1項に記載の高周波回路。

【請求項10】 誘電体を備えた多層回路基板に回路素子を実装してなる高周波回路を備えるモジュールにおいて、

前記高周波回路は、前記誘電体の一部を除去することによって露出接続部を設け、該露出接続部の底部で、前記回路素子間を接続する導体線と該導体線に高周波信号を伝送する伝送路とを3次元的に直線的に接続することを特徴とするモジュール。

【請求項11】 請求項10に記載のモジュールを高周波信号処理部に搭載することを特徴とする通信機。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、誘電体を備えた回路基板に回路素子を実装してなるモノリシック高周波集積回路、混成マイクロ波集積回路などの高周波回路及びそれを用いたモジュール、通信機に関する。

【0002】

【従来の技術】従来、トランジスタやダイオードなどの能動素子、抵抗やインダクターなどの受動素子などの回路素子及びそれらを相互に接続する配線が実装された多層回路基板が搭載されている高周波集積回路モジュールがある。高周波集積回路モジュールを相互に接続する場合には、互いの送受信端子間に、同軸線路などのシールド性の高い伝送路を用いることが多い。

【0003】図16(a)は、従来の高周波集積回路モジュールの送受信端子付近を概念的に示した斜視図である。図16(b)は、図16(a)の同軸線路方向の断面図である。図16(b)には、回路素子が搭載された内導体2002を第1及び第2のグラウンド2003、2004で挟んでそれらはストリップ線路2005が形成され、多層回路基板2001を搭載した高周波集積回路モジュールを示している。

【0004】内導体2002は、ビア（スルーホール）2006を経由して、最上層又は最下層に設けられた一定の面積を持つ送受信端子であるパッド2007に導き、パッド2007に同軸線路2008の中心導体2009を、半田2010によって接着固定している。また、第1及び第2のグラウンド2003、2004を、ビア2011で導通し、第1のグラウンド2003に同軸線路2008の外導体2012を半田2013によって接着固定している。

【0005】このように構成された高周波集積回路モジュールは、回路素子などが集積化された状態で、高周波信号を入出力することができる。

【0006】

【発明が解決しようとする課題】しかし、従来の高周波集積回路モジュールは、周囲をシールドすべき同軸線路の中心導体がパッドとの接続部において露出した状態であるため、中心導体が、その近傍に搭載されている回路素子や配線等から発せられる電磁波、または外来電磁ノイズ等からの影響を受けやすい。

【0007】また、たとえば同軸線路の中心導体が外部から引っ張られて多層回路基板に撓りが生じたり、内包しているキャビネットから同軸線路へストレスがかかる場合がある。この場合には、半田がパッドやグラウンドから剥がれたり、金属パターンが多層回路基板から剥がれたりして、断線、接続不良が生じ電気的な接続状態が劣化する場合があった。

【0008】さらに、内導体を接続するためにビアを設けることによって、不要なインダクタンス成分が増加して高周波特性を劣化させるという問題があった。また、同軸線路の中心導体と内導体とが3次元的に直線的

に接続されないために、ビア近傍の電磁界が乱されて高周波信号の伝送特性が劣化する場合があった。

【0009】そこで、本発明は、電磁波の影響を受けにくく、電氣的な接続状態が劣化しない高周波集積回路及びそれを搭載した高周波集積回路モジュール、通信機を提供することを課題とする。

【0010】

【課題を解決するための手段】上記課題を解決するために、本発明は、誘電体を備えた多層回路基体に回路素子を実装してなる高周波回路において、前記誘電体の一部を除去することによって露出接続部を設け、該露出接続部の底部で、前記回路素子を接続する導体線と該導体線との間で高周波信号を伝送する伝送路とを、3次元的に直線的に接続することを特徴とする。

【0011】具体的には、前記露出接続部は、前記回路素子からの電磁波の影響を受けにくい位置に設けている。また、前記伝送路が取り出せるような孔を設けた導電体で、前記導体線と伝送路との接続部分を覆うとよい。さらに、前記導体線は、前記導体線と伝送路との接続部分に向けてテーパ状に形成している。また、前記誘電体にはセラミック又はアルミナを用いることができる。

【0012】また、具体的には、前記露出接続部の底部に段差を設けることにより、前記導体線と前記伝送路とが直線的に接続されるようにしている。さらに、前記露出接続部の底部の一部はグラウンドの表面であって、前記伝送路の外導体を該グラウンドに導通させている。さらにまた、前記導電体と、前記導体線と伝送路との接続部分との間隔を変えたり、前記導体線と伝送路との接続部分を挟んで前記露出接続部に対向する前記多層回路基体の誘電体の厚さを変えることにより該接続部分における特性インピーダンスをマッチングさせることもできる。

【0013】また、本発明は、誘電体を備えた多層回路基体に回路素子を実装してなる高周波回路を備えるモジュールにおいて、前記高周波回路は、前記誘電体の一部を除去することによって露出接続部を設け、該露出接続部の底部で、前記回路素子間を接続する導体線と該導体線に高周波信号を伝送する伝送路とを3次元的に直線的に接続することを特徴とする。

【0014】さらに、本発明の通信機は、上記モジュールを高周波信号処理部に搭載することを特徴とする。

【0015】また、本発明の高周波回路では、多層回路基体を第1層～第N(N \geq 3)層から成る少なくとも3層以上で構成しており、いずれかの内層に設けている内導体を、第1及び第2のグラウンドで挟んでいるストリップ線路において、前記ストリップ線路の端部において前記内導体の上下のどちらか一方の側における誘電体層や金属層などを除去して形成している露出接続部を備え、前記伝送路であるところの同軸線路の中心導体を前記露出接続部の底部に露出している前記内導体に直線状にな

るように接続して前記ストリップ線路と前記同軸線路の特性インピーダンスを等しくしている。

【0016】

【発明の実施の形態】以下、本発明の実施形態について図面を用いて説明する。

【0017】(実施形態1)図1(a)は、本発明の実施形態1の高周波集積回路モジュールを概念的に示した斜視図である。図1(b)は、図1(a)の同軸線路方向の断面図である。図1(b)には、導体線であるところの内導体102を第1及び第2のグラウンド103、104が設けられた誘電体で挟んでなるストリップ線路105が形成されたたとえば2層構造からなる多層回路基板101を搭載した高周波集積回路モジュールを示している。

【0018】多層回路基板101の第1のグラウンド103側には、キャビティ状の露出接続部106を設けている。露出接続部106には、誘電体層や金属層などが設けられておらず、セミリジッド同軸線路(以下、「同軸線路」と称する。)107の中心導体108の露出部分が、周囲に実装している回路素子から発生する電磁波の影響を受けないように形成している。

【0019】なお、図1には、四角い露出接続部106を形成している様子を図示しているが、たとえば丸く形成してもよく、形状は四角に限定されない。また、露出接続部106は、たとえばエッチングにより形成したり、機械的に切削することにより形成することができる。

【0020】換言すると、同軸線路107の中心導体108の露出部分が、周囲に実装している回路素子から発生する電磁波の影響を受けにくい位置に、露出接続部106を設けている。そこに、露出している中心導体108と内導体102の露出部109とが、ほぼ直線的になるように、半田110を用いて接着固定している。

【0021】また、第1のグラウンド103と第2のグラウンド104とを、ストリップ線路105の端部付近に設けているビア111によって導通している。さらに、外導体112を、第1のグラウンド103に半田113によって接着固定している。ちなみに、半田110、113は、鉛が含有されているものであっても、そうでないものであってもよい。

【0022】なお、誘電体にはセラミックやアルミナなどを用いることができるが、ここではセラミックを用いており、誘電体の比誘電率はたとえば7.1、誘電体の厚みは第1、第2のグラウンド側をそれぞれたとえば0.12mmとしている。また、内導体102の幅及び厚みはそれぞれたとえば0.05mm、0.01mmとしており、こうして露出接続部106の特性インピーダンスを、ストリップ線路105及び同軸線路107の特性インピーダンスである50 Ω 程度としている。

【0023】ちなみに、誘電体にセラミックを用いるこ

とで、一般に広く普及しているFR4製多層回路基板に比較して、製作精度が高く、また特にGHzオーダーの高周波帯において伝送特性の信頼性を向上することができる。

【0024】ところで、露出部109は、半田110によって、伝送路であるところの同軸線路107の中心導体108と露出部109とを接着するのに十分な大きさとしており、内導体102は、たとえば図11に示すように、露出部109に向けてテーパ状に形成することが好ましい。

【0025】図11は、内導体102の露出接続部付近を概念的に示した上面図である。これは、一般に導体幅が急激に変化する線路は、高周波帯で整合が図りにくいので不要な反射等が生じる場合があり、これにより、高周波反射特性が劣化する場合が想定されるためである。

【0026】具体的には、例えば内導体102の幅が0.1mm程度の場合に、露出部109から1.5mm程度の位置から徐々に幅を広げて、露出部109では0.5mm程度の幅となるようにしている。なお、内導体102の幅が露出部109より広い場合には、内導体102の幅を、露出部109から1.5mm程度の位置から徐々に狭めてテーパ状とすればよい。

【0027】本実施形態では、露出接続部106を設けて、同軸線路107の中心導体108の近傍に回路素子を形成しないようにして、中心導体108の露出部分は、電磁波の影響を受けにくくしている。また、半田110は、露出接続部106内に備えられるため、外部から力がかかることで剥がれるという事態がなくなる。

【0028】また、内導体102と同軸線路107の中心導体108とが直線的となるようにして固定しているため、中心導体108を内導体102の端部に導通することができる。また、内導体102と同軸線路107の中心導体108を直接接続しているため、インピーダンスマッチングを阻害することなく、高周波集積回路モジュールを構成することができる。

【0029】また、本実施形態では、外導体112と第1のグラウンド103とを、半田113によって3カ所接着するようにしているため、これらを直接且つ頑丈に接続することができる。

【0030】(実施形態2) 図2(a)は、本発明の実施形態2の高周波集積回路モジュールを概念的に示した斜視図である。図2(b)は、図2(a)の同軸線路方向の断面図である。図2において、204は同軸線路107に構造的に負荷をかけるために設けた露出接続部である。なお、図2では、図1に示した部分と同様の部分には、同一符号を付している。

【0031】本実施形態では、露出接続部106と露出接続部204との段差を、たとえば外導体112の半径としている。これにより、同軸線路107を曲げることによるストレスがなくなり、ひいては、半田113にか

かる負荷も少なくすることができ、半田113を第1のグラウンド103から剥離しにくくすることができる。このため、図1に示した高周波集積回路モジュールよりも、さらに電氣的な接続状態が劣化するのを防止でき、マイクロ波の伝送特性の信頼性も向上する。

【0032】(実施形態3) 図3(a)は、本発明の実施形態3の高周波集積回路モジュールを概念的に示した斜視図である。図3(b)は、図3(a)の同軸線路方向の断面図である。本実施形態では、5層構造の多層回路基板301を用いている。

【0033】図3において、307、308及び311はそれぞれ第3～第5のグラウンド、309は第1、第3及び第2、第4のグラウンドをそれぞれ接続するために2次元的に高密度に設けているビア、317は外導体112と第5のグラウンド311とを接続する半田である。

【0034】なお、図3では、図2に示した部分と同様の部分には、同一符号を付している。また、本実施形態では、第5のグラウンド311を設ける場合を例に説明したが、外導体112と第2のグラウンド104とを、半田317によって直接、接続してもよい。

【0035】本実施形態のように、たとえば5層構造の多層回路基板301を用いても、実施形態2と同様に、電氣的な接続状態が劣化するのを防止でき、マイクロ波の伝送特性の信頼性も向上する。

【0036】(実施形態4) 図4(a)は、本発明の実施形態4の高周波集積回路モジュールを概念的に示した斜視図である。図4(b)は、図4(a)の同軸線路方向の断面図である。図4(c)は、図4(b)のA-A'面における断面図である。図4(d)は、図4(b)のB-B'面における断面図である。図4において、403は多層回路基板301の端部である。なお、図4では、図3に示した部分と同様の部分には、同一符号を付している。

【0037】本実施形態では、露出接続部204の側面が多層回路基板301の端部403に位置するように設けて、高周波集積回路モジュールの端部403で同軸線路107の中心導体108と内導体102の露出部109とを接続している。これにより、同軸線路107が曲がることなく、図3に示した高周波集積回路モジュールよりも、さらに半田113にかかる負荷も少なくすることができる。

【0038】なお、図1～図3に示した高周波集積回路モジュールにおいても、露出接続部106を高周波集積回路モジュールの端部に形成するようにしてもよい。

【0039】(実施形態5) 図5(a)は、本発明の実施形態5の高周波集積回路モジュールを概念的に示した斜視図である。図5(b)は、図5(a)の同軸線路方向の断面図である。図5(c)は、図5(b)のA-A'面における断面図である。図5(d)は、図5(b)のB-B'面における断面図である。図5(e)

は、図5(b)のC-C'面における断面図である。

【0040】図5において、505は端部403の切り欠きである。なお、図5では、図4に示した部分と同様の部分には、同一符号を付している。本実施形態では、切り欠き505を設けることにより、図5(c)に示すように、第4のグラウンド308と外導体112とを半田317で固定することができ、図4に示した高周波集積回路モジュールよりも、機械的に強固な接続をすることができる。

【0041】(実施形態6)図6(a)は、本発明の実施形態6の高周波集積回路モジュールを概念的に示した斜視図である。図6(b)は、図6(a)の同軸線路方向の断面図である。本実施形態では、多層回路基板301の幅Wと露出接続部106、204の幅とを一致させている。なお、図6では、図5に示した部分と同様の部分には、同一符号を付している。ちなみに、幅Wはたとえばここでは2mm程度としている。

【0042】図6に示すような高周波集積回路モジュールの露出接続部106、204を機械的に切削して形成する場合には、図1～図5に示した露出接続部106等

【0043】(実施形態7)図7(a)は、図5に示した高周波集積回路モジュールとその送受信端子付近を覆う導電体であるところの銅などからなる金属ケースの斜視図である。図7(b)は、図7(a)の同軸線路方向の断面図である。図7(c)は図7(a)の状態から高周波集積回路モジュールに金属ケース701を装着してこれらを半田付けにより接着固定している様子を示す図である。

【0044】図7において、金属ケース701は、平行な2枚の金属平板702と、同軸線路107を通す孔711が設けられている金属平板709とを備えており、2枚の金属平板702の間隔は多層回路基板301の厚さと同程度としている。また、金属平板702の幅は、露出接続部106、204の幅より大きくしている。なお、金属以外でも導電性プラスチック等の導電性樹脂や表面に金属メッキされた樹脂であればケース701として用いることができる。ちなみに、図7では、図6に示した部分と同様の部分には、同一符号を付している。

【0045】図7(c)に示すように、本実施形態では、同軸線路107を孔711に通してから高周波集積回路モジュールに金属ケース701を装着して、第3及び第4のグラウンド307、308と金属平板702とを半田708により接着固定し、同軸線路107と孔711とを半田713により接着固定している。

【0046】これにより、金属ケース701に同軸線路107が固定されるため、高周波集積回路モジュールを内包するキャビネットに外部から力が加えられたときなどに、その力が半田110、113に直接伝わりにくく

い。

【0047】さらに、金属ケース701は、内導体102と同軸線路107の中心導体108とを電磁氣的にシールドすることになり、高周波信号が外部からの電磁ノイズを受けにくくしたり、外部へ電磁ノイズを与えにくくすることができる。さらには、微粉末などが露出している同軸線路107の中心導体108に接触することがなくなる。

【0048】なお、図7では、金属ケース701をコの字状としているが、図8に示すように、升状としてもよく、また、図9に示すように、高周波集積回路モジュールも、たとえば図6に示したものをを用いて、これと升状の金属ケース701とを組み合わせてもよい。ちなみに、図7に示す金属ケース701は、高周波集積回路モジュールの幅が長いような場合に適している。

【0049】一方、図8、図9に示す金属ケース701は、露出部109及び同軸線路107の中心導体108の四方を囲うことができるため、図7に示す金属ケース701を用いた場合よりもさらに外部からの電磁ノイズを受けにくくしたり、外部へ電磁ノイズを与えにくくすることができる。

【0050】また、図1～図6に示した高周波集積回路モジュールにおいても、金属ケース701で覆うような構成としてもよい。

【0051】(実施形態8)図10は、図3に示す高周波集積回路モジュールの露出接続部106の上部を金属平板901で覆った状態を示す斜視図である。金属平板901には、同軸線路107の外径と同程度の大きさの直径を有する孔905を備えており、孔905に同軸線路107を通して、金属平板901と同軸線路107とを半田904で接着固定し、さらに、金属平板901と高周波集積回路モジュールとを半田907で接着固定している。

【0052】本実施形態によると、実施形態7と同様に、第1、第2のグラウンド103、104と外導体112との良好な導通を確保できる。また、外部からの電磁ノイズを受けにくくすることができる。

【0053】なお、図1～図6に示した高周波集積回路モジュールにおいても、金属平板901で覆うような構成としてもよい。

【0054】(実施形態9)図12(a)は、本発明の実施形態9の高周波集積回路モジュールを概念的に示した斜視図である。図12(b)は、図12(a)の同軸線路方向の断面図である。本実施形態では、通常使用されるストリップ線路105及び同軸線路107の特性インピーダンスを50Ω程度とするための手法を説明する。

【0055】実施形態1において説明したように、誘電体の比誘電率や厚み、内導体102の幅及び厚みを変えることによって、ストリップ線路105の特性インピー

ダンスを調整することができる。

【0056】しかし、高周波集積回路モジュールの小型化などの要請により、誘電体の厚み等を変えられない場合があるので、露出接続部106が存在する区間1102における特性インピーダンスがストリップ線路105及び同軸線路107の特性インピーダンスに等しくなるように、区間1102内の第2のグラウンド104を除去して、この区間1102における内導体102の幅及び内導体に接する誘電体の厚みを変更している。

【0057】このため、本実施形態では、誘電体の厚み等を変えられないような場合であっても、ストリップ線路105及び同軸線路107の特性インピーダンスをマッチングすることができ、設計段階のインピーダンスマッチングが容易になる。また、各グラウンドの分布定数的な設計も容易になる。これにより、不要な反射、放射を抑制して、伝送特性の信頼性を向上することができる。

【0058】（実施形態10）図13は、図6に示した高周波集積回路モジュールとその送受信端子付近を覆う銅などからなる金属ケースの斜視図である。図13

(b)は、図13(a)の同軸線路方向の断面図である。図13(c)は、図13(a)の状態から高周波集積回路モジュールに金属ケース1201を装着してこれらを半田により接着固定している様子を示す図である。

【0059】本実施形態では、金属ケース1201の形状を、たとえば図7に示した金属ケース701と異ならせている。これは、金属ケース1201の金属平板1216とストリップ線路105及び同軸線路107との距離を調整することにより、実施形態9と同様に、誘電体の厚み等を変えられないような場合であっても、ストリップ線路105及び同軸線路107の特性インピーダンスをマッチングできるようにするためである。

【0060】つぎに、金属ケース1201を用いることによりストリップ線路105及び同軸線路107の特性インピーダンスのマッチング原理について説明する。まず、露出接続部106が存在する区間における伝送モードは、準TEM(transverse electro-magnetic)モードと考えられ、以下のパラメータによってその特性インピーダンスは変化する。

【0061】すなわち、露出部109の幅、誘電体の厚み、露出部109と金属ケース701との間隔のいずれかを変えることによって特性インピーダンスは変化する。これらのパラメータを変化させたときの特性インピーダンスの求め方を以下に示す。

【0062】図14は、露出接続部106が存在する区間における断面図である。図14において、 w は露出部109の幅、 h は誘電体の厚み、 s は露出部109と金属ケース1201との間隔である。図15(a)は、露出部109の幅 w /誘電体の厚み h に対する規格化特性インピーダンス Z_0 のグラフである。図15(b)は、露出部109と金属ケース1201との間隔 s /誘電体

の厚み h に対する規格化特性インピーダンス Z_0 のグラフである。

【0063】図14に示した3つのパラメータ w 、 h 、 s のいずれかを変化させると、図15(a)、図15(b)に示すように、特性インピーダンスをマッチングすることができることがわかる。また、図15(a)に示すように、たとえば $[w/h \approx 0.6]$ のときに、特性インピーダンス Z_0 が1となり、図15(b)に示すように、たとえば $[s/h \approx 0.9]$ のときに、特性インピーダンス Z_0 が1となる。

【0064】なお、規格化特性インピーダンス Z_0 は、ある値で規格化しているものであり、図14に示すような断面を有する伝送線路の基本モードが準TEMモードであると考えられるため、断面における静的電磁界を市販の電磁界シミュレータ等で解析することによって容易に求めればよい。

【0065】なお、ここでは、実施形態9と同様に、第2のグラウンド104を除去して、この区間1102における内導体102の幅及び内導体に接する誘電体の厚みを変えており、露出接続部106が存在する区間1102における特性インピーダンスが、ストリップ線路105及び同軸線路107の特性インピーダンスに等しくなるようにしている。これにより、最適な整合状態を達成し、不要な反射等を抑制して、伝送特性の信頼性を向上することができる。

【0066】以上、各実施形態では、ストリップ線路を形成した高周波集積回路を例に説明したが、たとえば、金属ケース701や、金属平板901で半田113等を覆うようにすれば、半田113等が剥がれにくくなるため、高周波信号の伝送線をグラウンドで挟むようにして形成されたコプレーナ線路を形成した高周波集積回路にも適用することができる。

【0067】また、携帯電話機、光通信機などの通信機は、音声信号や光信号を高周波信号に変調して他の通信機に送信するための高周波信号処理部を備えている。各実施形態で説明した高周波集積回路モジュールを通信機の高周波信号処理部に搭載すれば、電磁波の影響を受けにくく、電気的な接続状態が劣化しない通信機を提供することができるようになる。

【0068】

【発明の効果】本発明によれば、多層回路基板における内導体と同軸線路との接続部の伝送特性を向上することができ、反射損や放射損を低減し信頼性の高い信号伝送を行うことができる。また、内導体と同軸線路の接続部におけるシールド性能を高めることができ、周囲に対して不要な電磁波を放射せず、また周囲の電磁ノイズとの干渉を抑制し、信頼性の高い信号伝送を行うことができる。

【0069】また、多層回路基板における内導体と同軸線路の接続部における機械的強度を高めることができ、

図である。

【図 14】露出接続部が存在する区間における断面図である。

【図15】露出部の幅 w /誘電体の厚み h に対する規格化特性インピーダンス Z_0 及び露出部と金属ケースとの間隔 s /誘電体の厚み h に対する規格化特性インピーダンス Z_0 を示す図である。

【図16】従来技術の高周波集積回路モジュールの送受信端子付近の斜視図及び断面図である。

10 【符号の説明】

101 多層回路基板

102 内導体

103 第1のグランド

104 第2のグランド

105 ストリップ線路

106 204 露出接統部

107 同軸線路

108 中心導體

109 露出部

20 110. 113. 317 半田

111 ヴィア

1 1 2 外導體

307 第3のグランド

308 第4のグランド

309 ヴィア

311 第5のグランド

403 端部

505 切り欠き

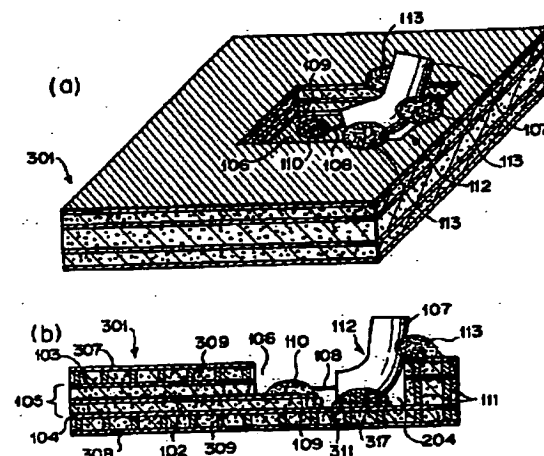
701 金属ケース

30 702 金属平板

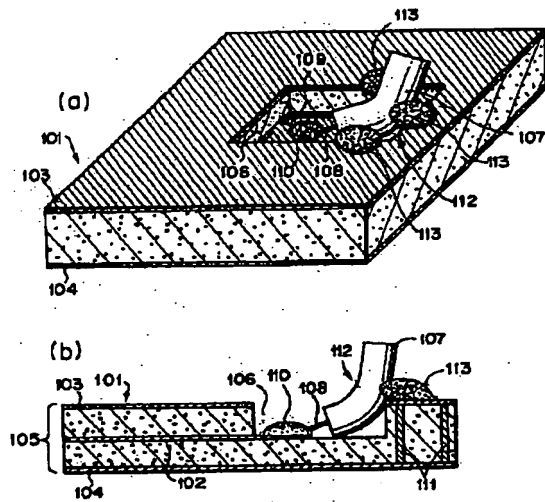
709 金属平板

7 1 1 孔

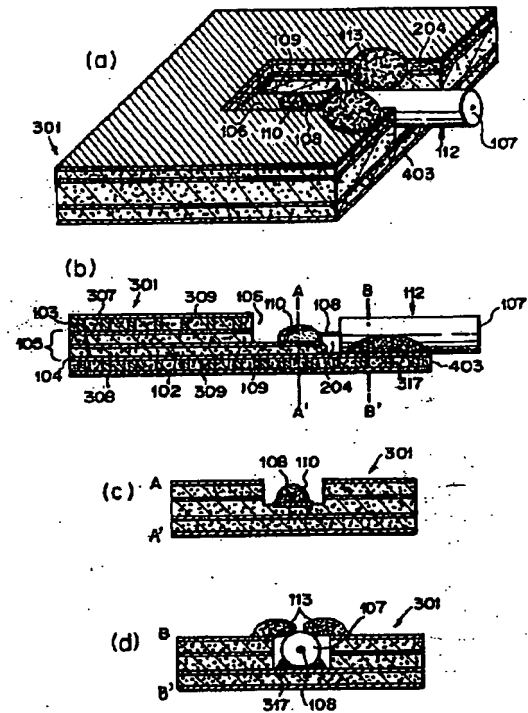
【图 3】



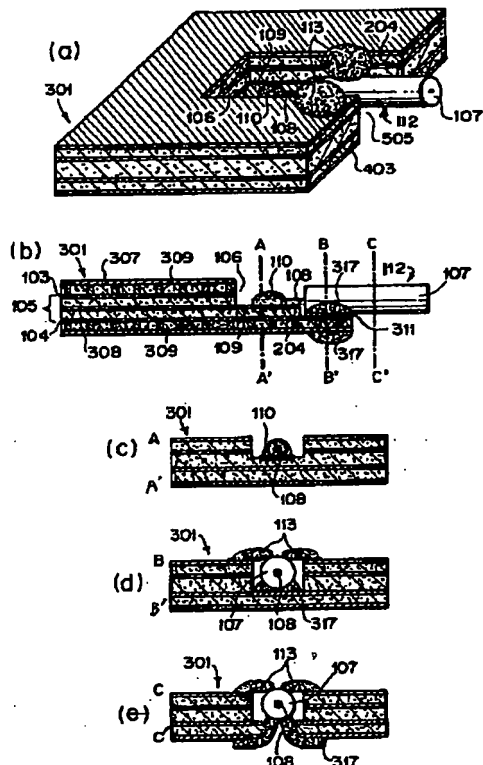
【図1】



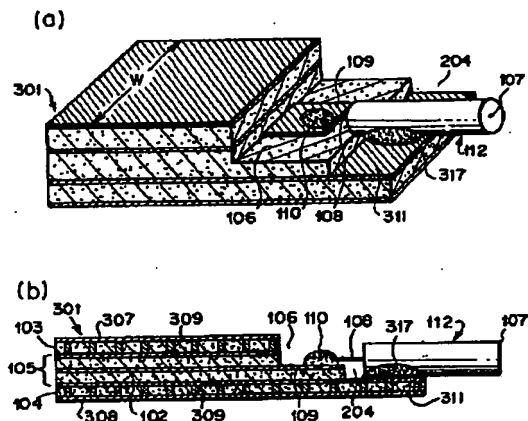
【図4】



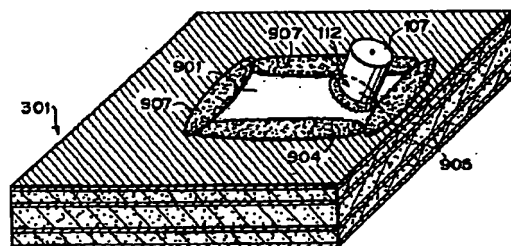
【図5】



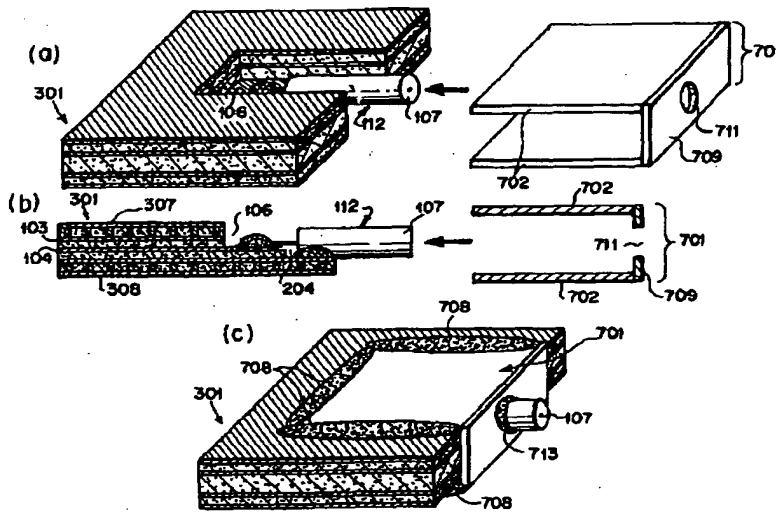
【図6】



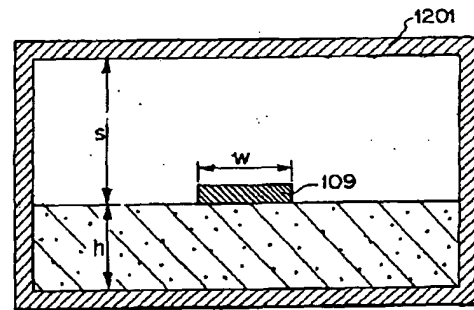
【図10】



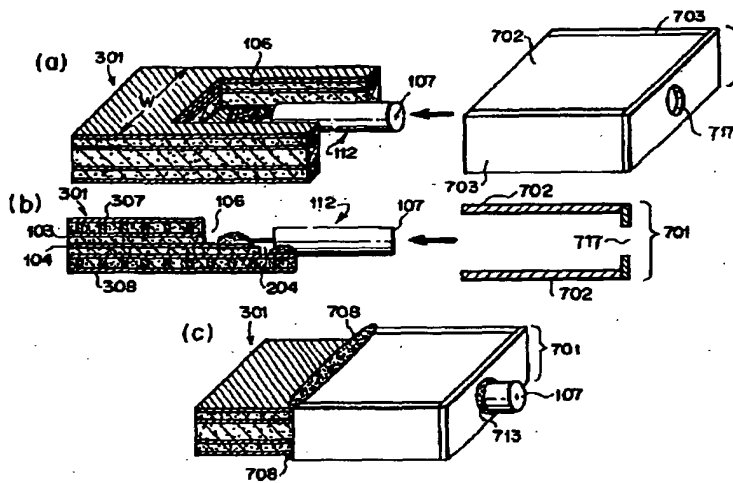
【図7】



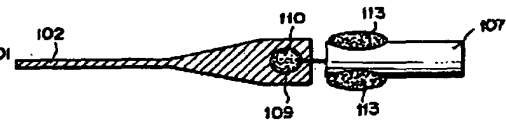
【図14】



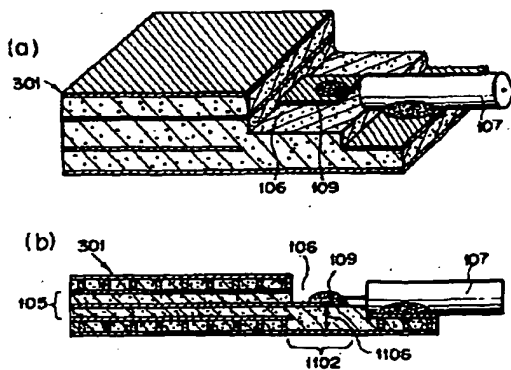
【図8】



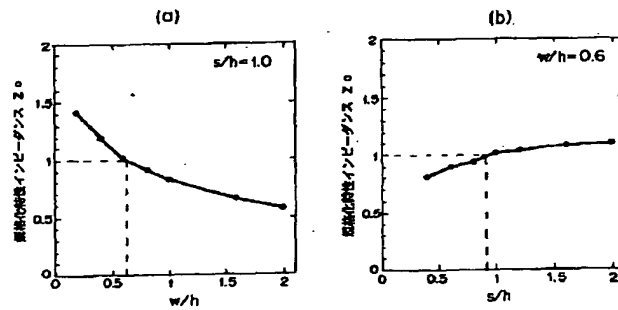
【図11】



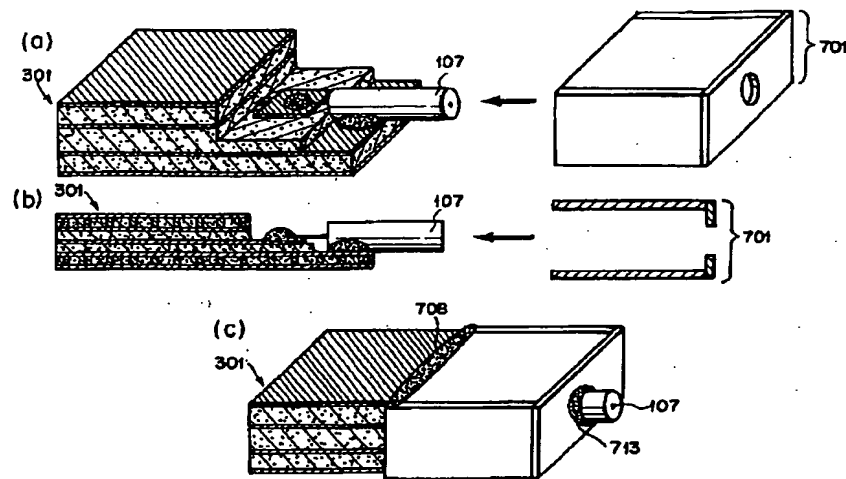
【図12】



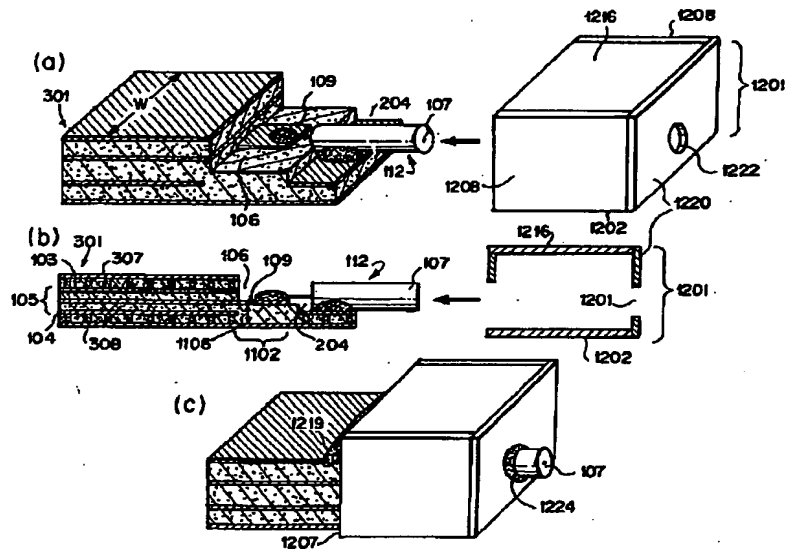
【図15】



【図9】



【図13】



【図16】

